4.3 – I/O Devices

4.3.1 – Timers e counters

* Distinguidos um do outro pelo uso e não pela lógica.
* Timers é incrementado periodicamente por um clock.
* Counter é incrementado aperiodicamente por um sinal de algum evento.
* Counter tem um reset register paradefinir até aonde ele contará.
* Modos acíclicos e cíclicos, nos cíclicos eles são reinicados automaticamente.

4.3.2 – A/D e D/A

* A/D precisam de um tempo de sampling.
* Existem A/D de temp constante ou que demoram mais tempo para realizar conversões.

4.3.5 – Displays

* Podem ser escritos da RAM ou diretamente. Geralmente os menores são escritos diretamente.
* Frame buffer.